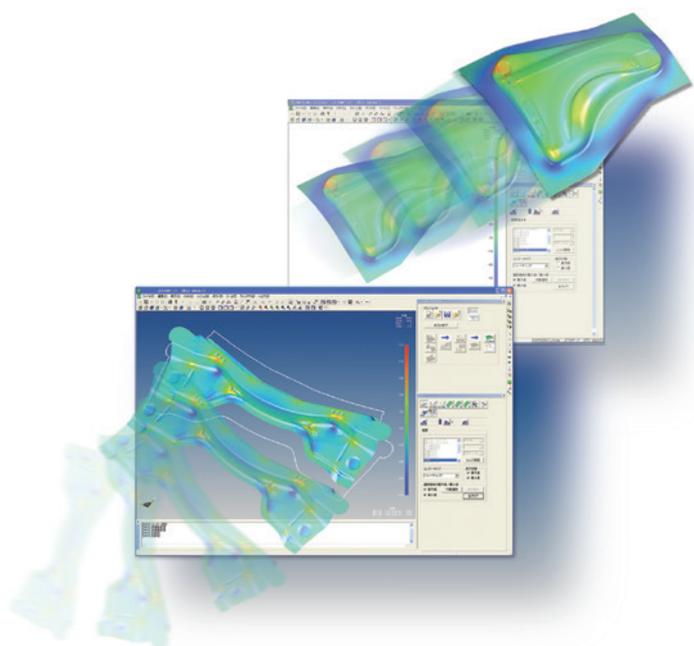


逆解析プレス成形シミュレーションシステム

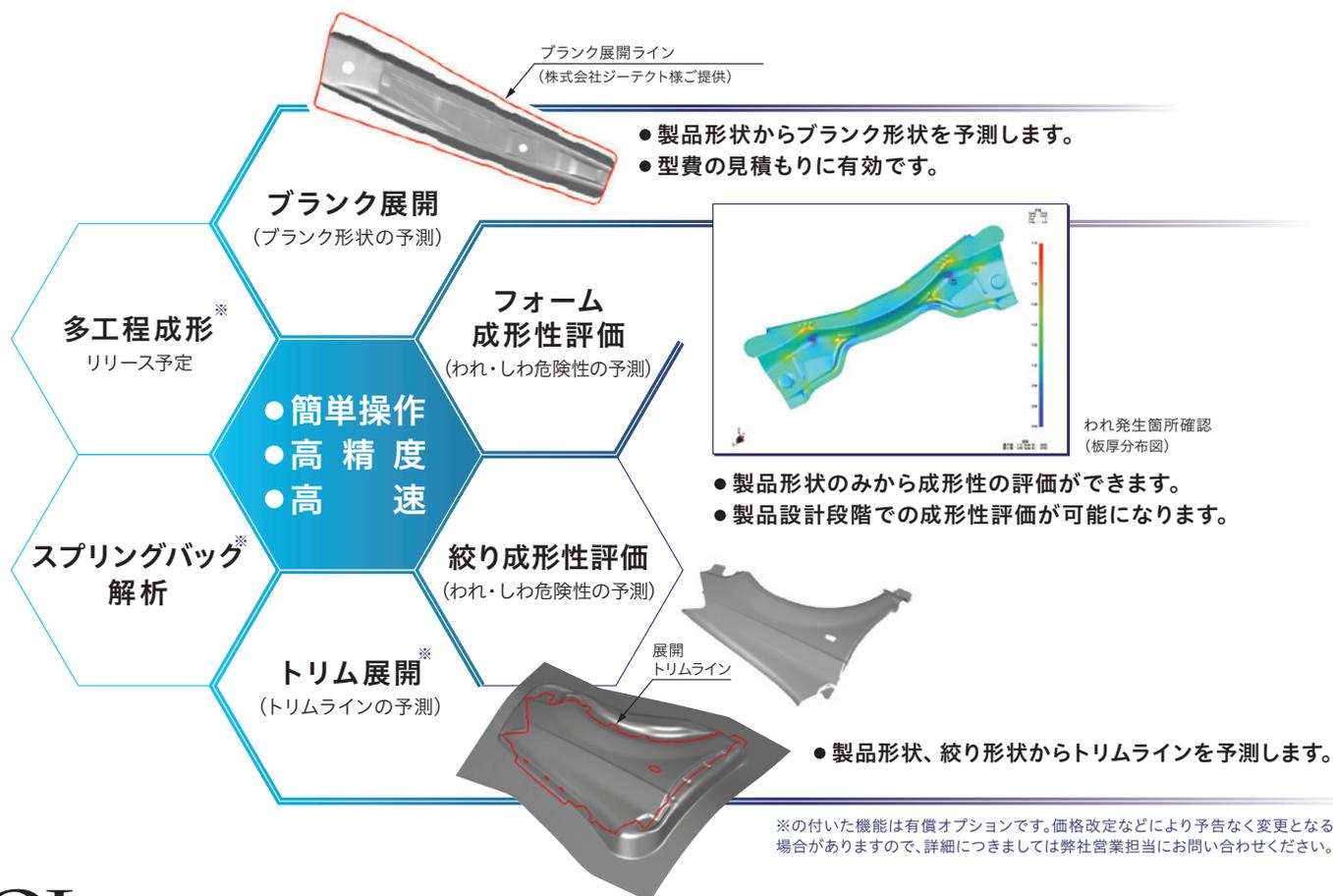
JSTAMP[®]/LT



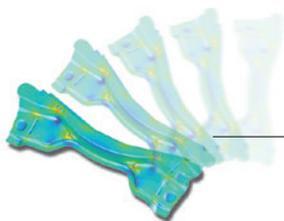
- JSTAMP/LTは、ブランク展開(ブランク形状の予測)、トリム展開(トリムラインの予測)に最適なプレス成形シミュレーションシステムです。
- 初期金型設計や製品の成形性評価にご利用いただけます。
- 弊社開発のインバース(逆解析)ソルバー「HYSTAMP」を搭載し、短時間(数分程度)で満足いただける精度を実現しています。
- 簡単な操作で特別なトレーニングは不要です。

用途・利用範囲

- 製品設計段階での成形性評価
- 初期金型設計
- プレス製品の材料見積もり
- トリムライン設計 など



※の付いた機能は有償オプションです。価格改定などにより予告なく変更となる場合がありますので、詳細につきましては弊社営業担当にお問い合わせください。



簡単操作

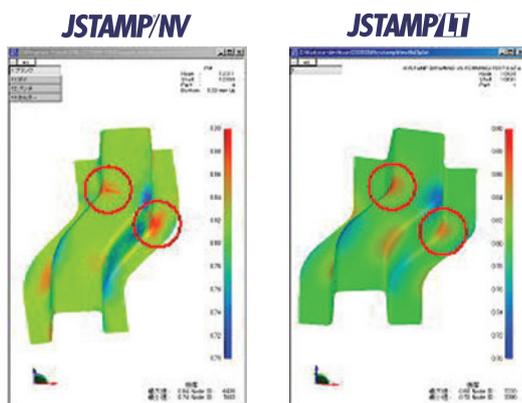
- 日本語ナビゲーション機能により、導入後すぐにお使いいただけます。
- CAEのエントリー版としてもご利用できます。



次の操作にあたるボタンがハイライトされます。

高精度・高速

- 増分法ソルバーと比較して十分な精度を保ちつつ数十倍から百倍の速度(当社比)を実現しています。



使用ソルバー
JSTAMP/NV: Ansys LS-DYNA

使用ソルバー
JSTAMP/LT: HYSTAMP

精度評価例(板厚分布図)

強力なCADインターフェース

- 自動ヒーリング機能など強力なCADインターフェースにより高精度のメッシュ生成を実現しました。
- 新アルゴリズムを採用し、良質なメッシュを短時間で生成します。

注1: アルモニコス社製の spGate を採用しています。

推奨動作環境

O	S	Windows 10 Pro, Enterprise (64-bit)
C	P	U Intel Core i7, Xeo
メ	モ	リ 4 GB 以上 (解析内容による)
ハードディスク	インストール時	: 2 GB 以上の空き
	実行時	: 解析内容による
ディスプレイ解像度	1280×1024 以上	
グラフィックカード	OpenGL 対応 ハイスpekモデルが必須 (VRAM 512 MB 以上推奨)	
ネットワークカード	必須 (ライセンスシステムに必要)	

※動作環境は随時変更されますので、詳細につきましては弊社営業担当にお問い合わせください。

より高精度な解析をお求めの方には、

JSTAMP/NV

- Ansys LS-DYNA、JOH/NIKE に HYSTAMP を加えたトリプルソルバーを標準搭載。
- 初期金型設計～詳細設計まで幅広くサポート。
- スプリングバック形状の評価機能など不具合対策に効果を発揮。
- JSTAMP/LT の高い拡張性によりスムーズなアップグレードが可能です。

詳細情報はこちらの Web サイトから入手できます ▶▶▶ www.jsol-cae.com/jstamp/lt/

JSOL

NTT DATA Trusted Global Innovator
NTT DATA Group

※本製品には、(株)アルモニコス社の spGate-Auto, CAXPlatform を採用しています。※記載されている製品およびサービスの名称は、それぞれの所有者の商標または登録商標です。※Ansys®、及びその他すべての ANSYS, Inc. の製品名は、ANSYS, Inc. またはその子会社の米国およびその他の国における商標または登録商標です。

株式会社JSOLエンジニアリング事業本部

東京 〒102-0074 東京都千代田区九段南 1-6-5 九段会館テラス 11F
TEL: 03-6261-7168 FAX: 03-5210-1142

名古屋 〒460-0002 名古屋市中区丸の内 2-18-25 丸の内 KS ビル 17F
TEL: 052-202-8181 FAX: 052-202-8172

大阪 〒550-0001 大阪市西区土佐堀 2-2-4 土佐堀ダイビル 10F
TEL: 06-4803-5820 FAX: 06-6225-3517

E-mail hg-cae-info@s1.jsol.co.jp URL <https://www.jsol-cae.com/>